

SmartSens 是一家全球领先的 CIS (CMOS Image Sensor) 供应商，公司由入选 “国家千人计划” 的徐辰博士及多名硅谷精英于 2011 年创立，在美国硅谷和中国上海拥有一支全球领先的研发团队，于 2014 年入选国家高新技术企业。

目前 SmartSens 在视频监控领域处于行业领先地位，公司目前年产值超过 10 亿元，每年 100% 的增长速度，跻身国内 IC 公司前 20 名。SmartSens 为 AI 领域提供高端 Global Shutter CIS 产品，已成为工业自动化、AR/VR、ADAS、无人机等领域的多家知名企业的战略合作伙伴。

自成立以来，Smartsens 一直以客户为核心，不断创新，致力于为客户提供高质量视频解决方案。详情请参见公司官网 www.smartsenstech.com

集成电路版图工程师

岗位职责

1. 负责根据 designer 提供的 schematic 创建模拟与混合信号 IC 晶体管级版图设计；
2. 通过 DRC 和 LVS 对版图进行验证和优化；
3. 与 designer 精密合作与沟通，对版图的结构和布局有准确性地理解。

任职要求

1. 微电子等相关专业，本科学历；
2. 熟练掌握版图设计工具 Cadence Virtuoso/Laker 设计流程，及版图验证 DRC 和 LVS 工作使用流程；
3. 能够读懂 foundry 提供的 design rule 等文件；
4. 有 CMOS 图像传感器版图设计经验，了解 IC 工艺制作流程者优先考虑；
5. 态度积极主动，有团队合作精神。

工作地点

上海

聯絡或查詢

Dr. L.K. Wong

Tel: 852-55434142

Email: LK.Wong@smartsenstech.com