

SmartSens 是一家全球领先的 CIS (CMOS Image Sensor) 供应商，公司由入选 “国家千人计划” 的徐辰博士及多名硅谷精英于 2011 年创立，在美国硅谷和中国上海拥有一支全球领先的研发团队，于 2014 年入选国家高新技术企业。

目前 SmartSens 在视频监控领域处于行业领先地位，公司目前年产值超过 10 亿元，每年 100% 的增长速度，跻身国内 IC 公司前 20 名。SmartSens 为 AI 领域提供高端 Global Shutter CIS 产品，已成为工业自动化、AR/VR、ADAS、无人机等领域的多家知名企业的战略合作伙伴。

自成立以来，Smartsens 一直以客户为核心，不断创新，致力于为客户提供高质量视频解决方案。详情请参见公司官网 www.smartsenstech.com

模拟集成电路设计工程师

岗位职责

1. 负责 cmos image sensor 产品中电源模块、MIPI 接口模块、array 模块的设计；
2. 指导并配合所设计模块的版图设计，或者协助版图工程师进行版图设计；
3. 测试所设计的模块，了解模块设计和芯片指标的差异，并解决遇到的问题；
4. 配合 AE 进行新产品的评估测试。

任职要求

1. 微电子专业毕业，硕士以上学历；
2. 熟悉模拟集成电路设计，有 cmos image sensor 设计经验优先考虑；
3. 熟悉模拟电路的版图设计，有版图设计经验佳；
4. 善于与同事进行有效的沟通，及时解决问题。 数字 IC。

工作地点

上海

聯絡或查詢

Dr. L.K. Wong

Tel: 852-55434142

Email: LK.Wong@smartsenstech.com